

ARINC 664(AFDX®)



西安正弦波测控技术有限公司与美国 GOEBEL 公司合作，基于 GOEBEL 公司 GXP5000 系列技术，推出面向中国市场的 AXP1000 系列千兆 AFDX 板卡，具备千兆 AFDX 数据传输性能，且向下兼容百兆 AFDX 板卡，同时还支持 IEEE1588 时钟同步控制。

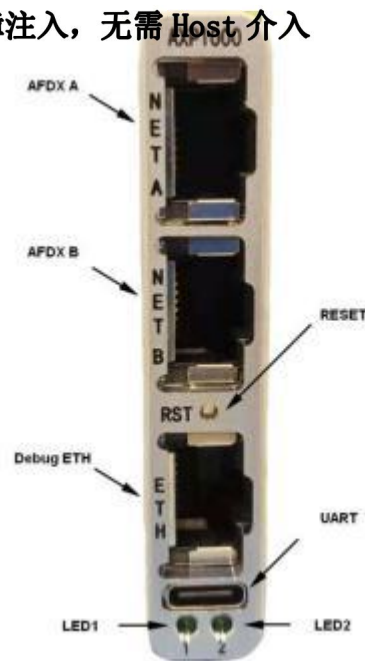
AXP1000 板卡的板载智能控制软件能够自主完成 ARINC 664 协议处理，包括报文收发调度、冗余处理、完整性处理、错误侦测以及从 MAC 层到应用层的故障注入，无需 Host 介入，还能向应用层提供包括帧计数、应用层 CRC 计算和基于函数的数据生成。

强大的 API 帮助用户快速掌握数据生成、数据采集和错误注入，仿真控制软件提供出众的功能和特性，帮助用户以最小的付出获得最大的收获。无论您的应用程序是需要模拟多个终端系统，还是复杂的协议处理和错误注入，我们都提供了最高的性能和最大程度的功能性作为支撑。我们的产品用于高级系统仿真以及 LRU 的设计、

验证和制造测试过程。另外我们还提供智能仿真控制软件和 ARINC 615A 数据加载软件帮助您构建更加完整的仿真环境。

ARINC 664(AFDX®)特点

- ◆ 板卡智能处理 ARINC 664 协议，包括冗余、完整性、错误侦测以及故障注入，无需 Host 介入
- ◆ 板上智能处理报文收发调度、向应用层提供包括帧计数、应用层 CRC 计算和基于函数的数据生成
- ◆ 支持千兆 ARINC 664 网络数据传输，兼容 10/100Mbps ARINC 664 网络
- ◆ 提供 3 个 RJ45 接口，其中两个用于 ARINC664 网络，可工作于冗余和独立模式，还有一个可用于 IEEE1588 时钟同步
- ◆ 支持 4089 个发送 VL 和端口
- ◆ 支持 4095 个接收 VL 和端口
- ◆ 支持采样、队列和 SAP 端口
- ◆ 支持 C919 航电网络互操作性规范
- ◆ XMC 的架构能适配到 PCIe/PXIe/CPCI/VPX 架构
- ◆ 基于应用程序控制提供错误检查标志或丢弃无效帧
- ◆ 故障注入允许注入时延和修改帧数据，包括长度、校验和以及 CRC
- ◆ 发送和接收数据的时间精度可达纳秒级
- ◆ 支持基于 IEEE1588 的时钟同步控制
- ◆ 具有 Windows、Linux 和 VxWorks 5.x/6.x/653 平台的驱动
- ◆ 标准 XMC 子卡结构，可应用于任何具有 XMC 接口的载板环境中
- ◆ 面板指示灯可直接指示接口工作模式（10/100/1000Mbps 以及全/半双工），以及接口的工作状态



AXP1000 可广泛适用于高级系统仿真以及 LRU 设计、验证和制造测试

型号	接口描述
AXP1000-E	A664/AFDX® XMC-Bridge-PCe-X4
AXP1000-XE	A664/AFDX® XMC-Bridge-PXIe
AXP1000-XMC	A664/AFDX® XMC



GOEBEL

AVIONICS
TEST
EQUIPMENT